



# Paul Florence

Ingénieur en informatique

- 20 Avril 1998 (22)
- redacted (contact me through mail please)
- <https://florencepaul.com>
- [pro+cv@florencepaul.com](mailto:pro+cv@florencepaul.com)
- [github.com/gbip](https://github.com/gbip)
- France

## Compétences

- Autodidacte
- Communication non violente

Python C Rust git >3 ans  
HTML CSS ~2 ans  
C++ Java JS Verilog 1 an

## Langues

- Natif
- Anglais fluide, à la fois écrit et parlé - TOEIC 980/990

## Expériences diverses

- Animation d'atelier autour de la sécurité opérationnel pour une audience non initiée.
- Enseignement de l'informatique à des étudiants en master.
- Organisations de conférences et de meetups pour un public étudiant.

## Hobbies

- Brassage amateur & la fermentation de manière générale
- Randonnée & vélo
- Jardinage & mycologie
- Réparation d'objets cassés
- Jeux vidéos
- Cuisiner des bons plats

Diplômé en 2020, je suis un autodidacte avec des compétences très variées. J'ai reçu une formation en cybersécurité et je me suis intéressé à la programmation proche du matériel.

## Expériences professionnelles

- Nov. 2021** **Développeur Web, Makina Corpus, Toulouse, Fr**  
**Jun. 2021**
  - Développement back-end sur des projets web de cartographie : [OutdoorVision](#) et [GeoCompostelle](#).
  - Écriture d'articles pour le blog de Makina Corpus.
  - Contributions sur des briques de SIG open source ?Django Python Postgres PostGIS Docker Keycloak
- Feb. 2021** **Ingénieur de recherche, LAAS-CNRS, Toulouse, Fr**  
**Nov. 2020**
  - Implémentation d'un driver linux pour un composant matériel maison.
  - Migration d'un projet sur un nouveau FPGA.
  - Étude de l'état de l'art en matière d'attaques par canaux auxiliaires.
  - Proposition de pistes de recherches dans le cadre d'une thèse.Recherche académique C Noyau Linux Verilog FPGA
- Sept. 2020** **Stagiaire, IRIT, Toulouse, Fr**  
**Marc. 2020**
  - Développement d'hyperviseur de sécurité pour le cloud.
  - Conception & implémentation d'une épreuve cryptographique.Recherche académique C Rust x86 asm Virtualisation
- Sept. 2019** **Stagiaire, Arm Ltd, Cambridge, Uk**  
**June 2019**
  - Réalisation d'un système de greffons pour le pilote des GPU Mali.
  - Base de code à taille industrielle, CI/CD & code review.C Linux GPU
- 2019** **Expérience associative, Club robot, Toulouse, Fr**  
**2015**
  - Développement embarqué et conception de PCB.
  - Trésorier (1an), président (1 an) puis lead technique de l'équipe.Rust C++ Arm Mbed Kicad Conception électronique

## Formation

- 2020** **Diplôme d'ingénieur en informatique** INSA de Toulouse  
 Cybersécurité et informatique.  
Python C Java Bash
- 2020** **Master en sécurité des systèmes d'informations** Université de Toulouse  
 Gouvernance des systèmes d'informations afin d'assurer leur sécurité.  
EBIOS ISO27001 SOC Gestion des menaces
- 2017** Semestre à l'étranger Université du Québec à Chicoutimi (UQAC)

## Projets personnels

- Sentry Tunnel** 2021  
[github.com/gbip/sentry\\_tunnel](https://github.com/gbip/sentry_tunnel)  
 Un proxy sentry implémenté sous la forme d'un micro-service en Rust.  
Rust Docker Sentry
- Auto-hébergement** 2015 - Today  
 Configuration et déploiement de services web répondant à mes besoins  
Administration système Linux FreeBSD Bash Nginx Php
- Peertube Search Engine** 2019-2021  
[github.com/gbip/peertube-se](https://github.com/gbip/peertube-se)  
 Un moteur de recherche pour Peertube, toujours à l'état de prototype  
Elastic Search Rust Async
- Contributions open-source** 2018 - 2021  
[github.com/gbip](https://github.com/gbip)  
 Nombreuses contributions open source sur des projets Rust que j'apprécie tels que [clippy](#), [serialport-rs](#), [stm32-rs](#) or [gtk-rs](#).  
Rust Open Source